

G – Personální zabezpečení - přednášející							
Název VŠ / součásti		Technická univerzita v Liberci			ITE FMIMS		
Název SP		Informační technologie					
Jméno a příjmení		Ondřej Novák			Tituly		Prof. Ing. CSc.
Rok narození	1955	typ vzt.	pp.	rozsah	100%	do kdy	12/2014
Další současní zaměstnavatelé				typ prac. vztahu		rozsah	
ČVUT v Praze				jp.		40%	
Přednášky v předmětech příslušného studijního programu							
Číslicová technika							
Programovatelné obvody							
Údaje o oboru vzdělání na VŠ a o praxi od absolvování VŠ, vč. studia v doktorském SP							
1980 ČVUT FEL: Ing. v oboru Technická kybernetika 1987 ČVUT FEL: CSc. v oboru Výpočetní technika 1980 - 1989 VÚMS Praha, k.p: samostatný výzkumný pracovník 1993 ČVUT FEL: titul docent v oboru Výpočetní technika 2002 TU v Liberci: profesor v oboru Výpočetní technika 1989 - dosud TU v Liberci: docent a profesor							
Přehled o publikační a další tvůrčí činnosti za posledních 5 let							
ROZKOVEC, M.; JENÍČEK, J.; NOVÁK, O.; Application dependent FPGA testing method, 13th EUROMICRO Conference on Digital System Design, Lille, pp. 525-530, ISBN:978-0-7695-4171-6, 2010 ROZKOVEC, M.; JENÍČEK, J.; NOVÁK, O.; Application dependent FPGA testing method using compressed deterministic test vectors, On-Line Testing Symposium (IOLTS), 2010 IEEE 16th International Proceedings, Corfu, pp. 192-193, ISBN:978-1-4244-7722-7 Rozkovec, M., Novák, O.: Structural test of programmed FPGA circuits, Proc. Of the 2009 IEEE Symposium on Design and Diagnostics of Electronic Circuits and Systems, DDECS 2009, pp.136-139 JENÍČEK, J., NOVÁK, O.: COMPAS -- Advanced Test Compressor, proc. of IEEE East-West Design & Test Symposium, EWDTS 2009, Moscow, pp. 532-536 NOVÁK, O., PLÍVA, Z., JENÍČEK, J., MADER, Z., JARKOVSKÝ, M.: Self-Testing SoC with Reduced Memory Requirements and Minimized Hardware Overhead. Acta Electrotechnica et Informatica, Vol. 8, No. 1, pp. 22-32, 2008, ISSN 1335-8243 NOVÁK O. COMPAS and Other Test Pattern Compression Methods 2007, In Computer Science Reports. Cottbus: Brandenburg University of Technology at Cottbus, 2007, p. 1-6. ISSN 1437-7969. NOVÁK O. Efficient test pattern compression and decompression system 2007, In 43rd International Conference on Microelectronics, Devices and Material with the Workshop on Electronic Testing (MIDEM\07). Ribno at Bled: MIDEM, 2007, vol. 1, p. 147-152. ISBN 978-961-91023-7-4. JENÍČEK J. J., NOVÁK O. Test Pattern Compression Based on Pattern Overlapping 2007, In Design and Diagnostics of Electronic Circuits and Systems. Los Alamitos: IEEE Computer Society, 2007, p. 29-34. ISBN 1-4244-1161 NOVÁK O., PLÍVA Z, JENÍČEK J., MADER Z., JARKOVSKÝ M.: Self Testing SoC with Reduced Memory Requirements and Minimized Hardware Overhead In The 21st IEEE International DFT Symposium. Los Alamitos: IEEE Computer Society, 2006, vol. 1, s. 300-308. ISBN 0-7695-2706-X. Novák, O, Gramatová, E., Ubar, R.: Handbook of Electronic Testing. Vydavatelství ČVUT, srpen 2005, 425 stran, Novak, O., Zahradka, J., Pliva, Z.: COMPAS – Compressed Test Pattern Sequencer for Scan Based Circuits. Springer: Lecture Notes in Computer Science 3463, ISSN 0302-9743, 2005, pp. 403-414							
Působení v zahraničí							
7/1992 - 12/1992		Itálie, Genova Ricerche spolupráce v rámci Hexagonály					
Obor habilitačního nebo jmenovacího řízení nebo udělení vědecké hodnosti		Výpočetní technika				řízení na VŠ	
						TU v Liberci	
						ohlasy publikací	
Rok udělení (prof...)	2002					mezinár.	tuzem.
Podpis přednášejícího						32	10
		datum				24.2.2011	