

G – Personální zabezpečení - přednášející							
Název VŠ / součásti	Technická univerzita v Liberci				ITE FMIMS		
Název SP	Informační technologie						
Jméno a příjmení	Zdeněk Plíva				Tituly	prof. Ing., Ph.D.	
Rok narození	1961	typ vzt.	pp.	rozsah	100%	do kdy	12/2018
Další současný zaměstnavatelé				typ prac. vztahu		rozsah	
Přednášky v předmětech příslušného studijního programu							
Elektronická dokumentace							
Údaje o oboru vzdělání na VŠ a o praxi od absolvování VŠ, vč. studia v doktorském SP							
1980-1984 – Ing. (obor ASŘ na VŠST - FS), 1997-2002 – PhD. studium (Obor Technická kybernetika na TU Liberec, FMMIS, KES) 2005 – doc. (Obor Technická kybernetika na TU Liberec, FMMIS, KES) 2010 – prof. (Obor Technická kybernetika na TU Liberec, FMIMS, ITE)							
Přehled o publikační a další tvůrčí činnosti za posledních 5 let							
Výběr z publikací: • NOVÁK, O., PLÍVA, Z., JENÍČEK, J., MADER, Z., JARKOVSKÝ, M.: Self-Testing SoC with Reduced Memory Requirements and Minimized Hardware Overhead. Acta Electrotechnica et Informatica, Vol. 8, No. 1, pp. 22-32, 2008, ISSN 1335-8243 • PLIVA Z., KOLAR M., DOSEK P., SLUKA T.: A Piezoelectric elements and their electronics driving with help of FPGA circuits, Journal Ferroelectrics 235319 (21 P-50), Taylor&Francis, Jun 27, 2007, pp. 187-195, ISSN: 1521-0464 • NOVAK O., PLIVA Z., NOSEK J., HLAWICZKA A., GARBOLINO T., GUCWA K., : Test-Per-Clock Logic BIST with Semi-Deterministic Test Patterns and Zero-Aliasing Compactor, Kluwer Academic Publishers - Journal of Electronic Testing: Theory and Applications 20, 2004 pp. 109-122, ISSN 0923-8174 • NOVAK, O., ZAHRAĐKA, J., PLIVA, Z.: COMPAS - Compressed Test Pattern Sequencer for Scan Based Circuits. EDCC2005, Lecture Notes in Computer Science 3463, Springer-Verlag 2005, pp. 403-414, ISSN 0302-9743 • PLIVA, Z., NOVAK, O., SIEKIERSKA, K., GRODNER, M.: Test_Access block - Serial Scan vs. Random Access Scan, proceedings of MIXDES2005, Krakow, Poland, June 2005, pp. 861-865, ISBN 83-919289-9-3 • Kapitola v: NOVÁK, O., GRAMATOVÁ, E., UBAR, R. and collective: Handbook of testing electronic systems. Nakladatelství ČVUT, srpen 2005, celkem 395 stran, - kapitola 4. Design for Testability (pp. 176-189, 198-213), ISBN 80-01-03318-X Další tvůrčí činnost: Pořádání mezinárodních konferencí: DDECS2009 gen.co-chair + fin.chair, ETS2010 publ.chair, ECAPD8 fin.chair etc. Podíl na řešení grantů: REASON - IST-2000-30193, NPV: S108/04/0510, GAČR 102/04/2137 aj.							
Působení v zahraničí							
1998 – 2010 krátkodobé stáže v UPS Toulouse (FR), přednášky v TTU Tallinn (EST), TU Sofia (BLG), WUT Warszawa (PL), BUT Cottbus (DE)							
Obor habilitačního nebo jmenovacího řízení nebo udělení vědecké hodnosti				Technická kybernetika		Řízení na VŠ	
						TU v Liberci	
						ohlasy publikací	
Rok udělení (prof...)	2010, prof.					mezinár.	tuzem.
Podpis přednášejícího					datum	6	1
						22.2.2011	