

G – Personální zabezpečení - přednášející							
Název VŠ / součásti	Technická univerzita v Liberci					FMIMS	
Název SP	Informatika a logistika						
Jméno a příjmení	Ondřej Novák				Tituly	prof. Ing., CSc.	
Rok narození	1955	typ vzt.	pp.	rozsah	40hod/týden	do kdy	12/2018
Další současný zaměstnavatelé				typ prac. vztahu		rozsah	
Přednášky v předmětech příslušného studijního programu							
Diagnostika a spolehlivost							
Údaje o oboru vzdělání na VŠ a o praxi od absolvování VŠ, vč. studia v doktorském SP							
Vzdělání, tituly: 1980 ČVUT FEL: Ing. v oboru Technická kybernetika 1987 ČVUT FEL: CSc. v oboru Výpočetní technika 1993 ČVUT FEL: titul docent v oboru Výpočetní technika 2002 TU v Liberci: profesor v oboru Výpočetní technika Zaměstnání: 1980 - 1989 VÚMS Praha, k.p: samostatný výzkumný pracovník 1989–dosud TU v Liberci: docent a profesor 2004–2013 ČVUT FIT: profesor							
Přehled o nejvýznamnější publikační a další tvůrčí činnosti za posledních 5 let							
DRAHONOVSKÝ T., M. ROZKOVEC, O. NOVÁK: <i>A highly flexible reconfigurable system on a Xilinx FPGA</i> , International Conference on ReConFigurable Computing and FPGAs (ReConFig 2014), 2014, ISBN 978-1-4799-5943-3 NOVÁK, O., J. JENÍČEK, M. ROZKOVEC. <i>Test-Data Compression with Low Number of Channels and Short Test Time</i> , Design and Diagnostics of Electronic Circuits & Systems (DDECS), 2014 IEEE 17th International Symposium., pp.104–109, 2014. DRAHONOVSKÝ, T., ROZKOVEC, M., NOVÁK, O.: <i>Relocation of reconfigurable modules on Xilinx FPGA</i> . In: Proceedings of the 2013 IEEE 16th International Symposium on Design and Diagnostics of Electronic Circuits & Systems (DDECS). Karlovy Vary, Czech Republic, 2013, ISBN: 978-1-4673-6134-7, pp. 175–180. CHLOUPEK, M., JENÍČEK, J., NOVÁK, O. ROZKOVEC, M.: <i>Test Pattern Decompression in Parallel Scan Chain Architecture</i> . In: Proceedings of the 2013 IEEE 16th International Symposium on Design and Diagnostics of Electronic Circuits & Systems (DDECS). Karlovy Vary, Czech Republic, 2013, ISBN: 978-1-4673-6134-7, pp. 219–223. ROZKOVEC, M.; JENÍČEK, J.; NOVÁK, O., <i>An evaluation of the application dependent FPGA test method</i> , Design and Diagnostics of Electronic Circuits & Systems (DDECS), 2012 IEEE 15th International Symposium, pp.22,25, 2012, Tallinn, Estonia, ISBN: 978-1-4673-1187-8 CHLOUPEK, M.; NOVÁK, O.; JENÍČEK, J.: <i>On test time reduction using pattern overlapping, broadcasting and on-chip decompression</i> . In: Proceedings of the 2012 IEEE 15th International Symposium on Design and Diagnostics of Electronic Circuits & Systems (DDECS). Tallin, Estonia, 2012, ISBN 978-1-4673-1187-8 , pp.300–305 JENÍČEK, J.; ROZKOVEC, M.; NOVÁK, O.: <i>Test Vector Overlapping Based Compression Tool for Narrow Test Access Mechanism</i> , 2011 IEEE Symposium on Design and Diagnostics of Electronic Circuits and Systems, Cottbus, pp. 387–392, ISBN 978-1-4244-9753-91 ROZKOVEC, M.; JENÍČEK, J.; NOVÁK, O.: <i>Application dependent FPGA testing method</i> , 13th EUROMICRO Conference on Digital System Design, Lille, pp. 525–530, ISBN:978-0-7695-4171-6 ROZKOVEC, M.; JENÍČEK, J.; NOVÁK, O.: <i>Application dependent FPGA testing method using compressed deterministic test vectors</i> , On-Line Testing Symposium (IOLTS), 2010 IEEE 16th International Proceedings, Corfu, pp. 192–193, ISBN:978-1-4244-7722-7							
Působení v zahraničí							
9/1987–10/1987 Francie IMAG Grenoble stáž							
7/1992–12/1992 Itálie, Genova Ricerche spolupráce v rámci Hexagonály							
8/1998–9/1998 SRN, TU Stuttgart řešení společného výzkumu							
Obor habilitačního nebo jmenovacího řízení nebo udělení vědecké hodnosti			Výpočetní technika			řízení na VŠ	
						TU v Liberci	
						ohlasy publikací	
Rok udělení (prof.)	2002					ISI/Scopus	ostatní
Podpis přednášejícího - souhlas s působením jako přednášející/garant výše uvedeného předmětu						78	10
		datum				15. 5. 2015	