

G – Personální zabezpečení - přednášející							
Název VŠ / součásti		Technická univerzita v Liberci			FMIMS		
Název SP		Elektrotechnika a informatika					
Jméno a příjmení		Zdeněk Pliva			Tituly		prof. Ing., Ph.D.
Rok narození		1961	typ vzt.	pp.	rozsah	40hod/týden	do kdy
Další současný zaměstnavatelé					typ prac. vztahu		rozsah
--							
Přednášky v předmětech příslušného studijního programu							
Interakce člověka s počítačem							
Údaje o oboru vzdělání na VŠ a o praxi od absolvování VŠ, vč. studia v doktorském SP							
<p>Dosažené vzdělání:</p> <p>1984 Ing. Automatizované systémy řízení, VŠST Liberec, Fakulta strojní</p> <p>2002 Ph.D. Technická kybernetika, Technická univerzita v Liberci, FMIMS</p> <p>2005 doc. Technická kybernetika, Technická univerzita v Liberci, FMIMS</p> <p>2010 prof. Technická kybernetika, Technická univerzita v Liberci, FMIMS</p> <p>Praxe:</p> <p>1984–1989 Elitex,k.p. Chrastava – samostatný konstruktér</p> <p>1989–1997 Elitron a.s. Liberec – vedoucí oddělení přípravy výrobních desek plošných spojů</p> <p>1997 ... Technická univerzita v Liberci – akademický pracovník</p>							
Přehled o nejvýznamnější publikační a další tvůrčí činnosti za posledních 5 let							
<p>PFEIFER, P., PLIVA, Z.: <i>A New Method for In-Situ Measurement of Parameters and Degradation Processes in Modern Nanoscale Programmable Devices</i>. Journal Microprocessors and Microsystems, Special Issue, MICPRO2135, Elsevier, May 2014, DOI: 10.1016/j.micpro.2014.04.008</p> <p>PFEIFER, P., KACZER, B., PLIVA, Z.: <i>A Reliability Lab-on-chip Using Programmable Arrays</i>, 52nd IEEE International Reliability Physics Symposium, Hawaii, USA, 2014, DOI: 10.1109/IRPS.2014.6861123</p> <p>PFEIFER, P., KACZER, B., WECKX, P., PLIVA, Z.: <i>On Reliability Enhancement Using Adaptive Core Voltage Scaling And Variations On Nanoscale FPGAs</i>, 15th IEEE Latin American Test Workshop, Fortaleza, Brazil, March 2014, DOI: 10.1109/LATW.2014.6841917</p> <p>PFEIFER, P., PLIVA, Z.: <i>On Measurement of Parameters of Programmable Microelectronic Nanostructures Under Accelerating Extreme Conditions</i>. In:23rd International Conference on Field Programmable Logic and Applications (FPL'13) Porto, Portugal, September 2013, IEEE 978-1-4799-0004-6/13, IEEE Catalog No.CFP13623-ART.</p> <p>PFEIFER, P., PLIVA, Z., SCHOLZEL, M., KOAL, T., VIERHAUS, H.T.: <i>On Performance Estimation of a Scalable VLIW Soft-Core in XILINX FPGAs</i>. In: Proceedings of the 2013 IEEE 16th International Symposium on Design and Diagnostics of Electronic Circuits & Systems (DDECS). Karlovy Vary, Czech Republic, April 2013, IEEE Catalog Number: CFP13DDE-USB, ISBN: 978-1-4673-6134-7, pp. 181-186.</p> <p>Etc.</p>							
Působení v zahraničí							
<p>Přednáškové aktivity: TU Sofia Bulharsko, TTU Tallinn Estonsko, UPS Toulouse Francie, BTU Cottbus Německo, WUT Warsaw Polsko, TU Bratislava Slovensko</p> <p>Pracovní a studijní pobyty: UPS Toulouse Francie</p>							
Obor habilitačního nebo jmenovacího řízení nebo udělení vědecké hodnosti		Technická kybernetika			řízení na VŠ		
					TU v Liberci		
					ohlasy publikací		
Rok udělení (prof.)		2010			ISI/Scopus		ostatní
Podpis přednášejícího - souhlas s působením jako přednášející/garant výše uvedeného předmětu					datum		15. 5. 2015