

G – Personální zabezpečení - přednášející							
Název VŠ / součásti	Technická univerzita v Liberci					FMIMS	
Název SP	Aplikované vědy v inženýrství						
Jméno a příjmení	Zdeněk PLÍVA				Tituly	prof. Ing., Ph.D.	
Rok narození	1961	typ vzt.	pp.	rozsah	40hod/týden	do kdy	12/2018
Další současný zaměstnavatelé				typ prac. vztahu		rozsah	
--							
Přednášky v předmětech příslušného studijního programu							
Technická dokumentace Elektronika a měření							
Údaje o oboru vzdělání na VŠ a o praxi od absolvování VŠ, vč. studia v doktorském SP							
Dosažené vzdělání: 1984 Ing. Automatizované systémy řízení, VŠST Liberec, Fakulta strojní 2002 Ph.D. Technická kybernetika, Technická univerzita v Liberci, FMIMS 2005 doc. Technická kybernetika, Technická univerzita v Liberci, FMIMS 2010 prof. Technická kybernetika, Technická univerzita v Liberci, FMIMS Praxe: 1984-1989 Elitex,k.p. Chrástava – samostatný konstruktér 1989-1997 Elitron a.s. Liberec – vedoucí oddělení přípravy výrobních desek plošných spojů 1997 ... Technická univerzita v Liberci – akademický pracovník							
Přehled o nejvýznamnější publikační a další tvůrčí činnosti za posledních 5 let							
PFEIFER, P., PLIVA, Z.: A New Method for In-Situ Measurement of Parameters and Degradation Processes in Modern Nanoscale Programmable Devices. Journal Microprocessors and Microsystems, Special Issue, MICPRO2135, Elsevier, May 2014, DOI: 10.1016/j.micpro.2014.04.008 PFEIFER, P., KACZER, B., PLIVA, Z.: A Reliability Lab-on-chip Using Programmable Arrays, 52nd IEEE International Reliability Physics Symposium, Hawaii, USA, 2014, DOI: 10.1109/IRPS.2014.6861123 PFEIFER, P., KACZER, B., WECKX, P., PLIVA, Z.: On Reliability Enhancement Using Adaptive Core Voltage Scaling And Variations On Nanoscale FPGAs, 15th IEEE Latin American Test Workshop, Fortaleza, Brazil, March 2014, DOI: 10.1109/LATW.2014.6841917 PFEIFER, P., PLIVA, Z.: On Measurement of Parameters of Programmable Microelectronic Nanostructures Under Accelerating Extreme Conditions. In:23rd International Conference on Field Programmable Logic and Applications (FPL'13) Porto, Portugal, September 2013, IEEE 978-1-4799-0004-6/13, IEEE Catalog No.CFP13623-ART. PFEIFER, P., PLIVA, Z., SCHOLZEL, M., KOAL, T., VIERHAUS, H.T.: On Performance Estimation of a Scalable VLIW Soft-Core in XILINX FPGAs. In: Proceedings of the 2013 IEEE 16th International Symposium on Design and Diagnostics of Electronic Circuits & Systems (DDECS). Karlovy Vary, Czech Republic, April 2013, IEEE Catalog Number: CFP13DDE-USB, ISBN: 978-1-4673-6134-7, pp. 181-186. Etc.							
Působení v zahraničí							
Přednáškové aktivity: TU Sofia Bulharsko, TTU Tallinn Estonsko, UPS Toulouse Francie, BTU Cottbus Německo, WUT Warsaw Polsko, TU Bratislava Slovensko Pracovní a studijní pobyty: UPS Toulouse Francie							
Obor habilitačního nebo jmenovacího řízení nebo udělení vědecké hodnosti		Technická kybernetika				řízení na VŠ	
						TU v Liberci	
Rok udělení (prof.)		2010				ohlasy publikací	
						ISI/Scopus	ostatní
Podpis přednášejícího - souhlas s působením jako přednášející/garant výše uvedených předmětů						20	12
		datum				15. 5. 2015	