

G – Personální zabezpečení - přednášející							
Název VŠ / součásti	Technická univerzita v Liberci				FM - MTI		
Název SP	Elektrotechnika a informatika / Elektronické informační a řídicí systémy						
Jméno a příjmení	Milan Kolář				Tituly	doc. Ing. CSc.	
Rok narození	1963	typ vzt.	Hlavní p.	rozsah	100%	do kdy	12-2014
Další současný zaměstnavatelé				typ prac. vztahu		rozsah	
Přednášky v předmětech Analogová elektronika							
Údaje o oboru vzdělání na VŠ a o praxi od absolvování VŠ, vč. studia v doktorském SP							
2010 na FM TUL obhájena habilitační práce v oboru Technická kybernetika 1991 – současnost Technická univerzita v Liberci (zpočátku pouze částečný úvazek) 1995 – 1998 systémový inženýr, NET SYSTEM Liberec 1987 – 1991 aspirant, katedra teorie obvodů, Elektrotechnická fakulta ČVUT Praha (disertační práce v oboru Mikroelektronika obhájena v roce 1992) 1982 – 1987 VŠ studium, obor Mikroelektronika, Elektrotechnická fakulta ČVUT Praha							
Přehled o publikační a další tvůrčí činnosti za posledních 5 let							
Pliva, Z. – Kolar, M. – Dosek, P. – Sluka, T.: Piezoelectric elements and possibility their electronic driving by the use FPGA circuits. In: ECAPD'8, Metz, France, September 2006. (25 %)							
Pliva, Z. – Kolar, M. – Dosek, P. – Sluka, T.: Piezoelectric elements and their electronic driving with help of FPGA circuits, Journal Ferroelectrics 235319 (21 P-50), Taylor&Francis, Jun 27, 2007, p. 187-195, ISSN: 1521-0464. (25 %)							
Kolář, M. – Zelinka, O.: Implementace stavových automatů v FPGA obvodech. In: SEKEL 2010, Liberec: TU v Liberci, 2010. s. 90-95. ISBN 978-80-7372-640-9. (50 %)							
Kolář M. – Zelinka O.: Výuka programovatelných obvodů na FM TUL. In: SEKEL 2009, Brno - Lednice, 15.-17. září 2009, s. 41-42 , ISBN 978-80-214-3934-4. (50 %)							
Kolář, M.: Architektura a návrh FPGA obvodů. [Habilitační práce]. Liberec, TUL FM, 2010.							
Zelinka O. – Kolář, M.: Napájení programovatelných hradlových polí. Elektrověst, 2010/59, ISSN 1213-1539. (50 %)							
Zelinka, O. – Kolář, M.: Napájení obvodů FPGA. Pandatron.cz – Elektrotechnický magazín, 2011, ISSN: 1803-6007. (50 %)							
Působení v zahraničí							
Září 2005 – stáž Laboratoire d'Analyse et d'Architecture des Systemes (LAAS), CNRS, Université Paul Sabatier, Toulouse, Francie;							
Říjen 1999 – stáž Atelier Interuniversitaire de Micro-nano-Electronique (AIME), Université Paul Sabatier, Toulouse, Francie.							
Obor habilitačního nebo jmenovacího řízení nebo udělení vědecké hodnosti		Technická kybernetika			řízení na VŠ FM TUL		
Rok udělení (prof...)	doc.	2010			ohlasy publikací mezinár. tuzem.		
Podpis přednášejícího, souhlas s účastí ve výše uvedeném studijním oboru					2 0		
					datum 5.3.2012		