

G – Personální zabezpečení - přednášející							
Název VŠ / součásti	Technická univerzita v Liberci				FM - ITE		
Název SP / obor	Elektrotechnika a informatika / Elektronické informační a řídicí systémy						
Jméno a příjmení	Ondřej Novák				Tituly	prof. Ing. CSc.	
Rok narození	1955	typ vzt.	Hlavní p.	rozsah	100%	do kdy	12-2018
Další současný zaměstnavatelé				typ prac. vztahu		rozsah	
ČVUT v Praze				vedlejší p.		10%	
Přednášky v předmětech příslušného studijního programu							
Číslicová elektronika							
Údaje o oboru vzdělání na VŠ a o praxi od absolvování VŠ, vč. studia v doktorském SP							
1980 ČVUT FEL: Ing. v oboru Technická kybernetika 1987 ČVUT FEL: CSc. v oboru Výpočetní technika 1980 - 1989 VÚMS Praha, k.p: samostatný výzkumný pracovník 1993 ČVUT FEL: titul docent v oboru Výpočetní technika 2002 TU v Liberci: profesor v oboru Výpočetní technika 1989 - dosud TU v Liberci: docent a profesor							
Přehled o publikační a další tvůrčí činnosti za posledních 5 let							
NOVAK, O.: Chapter 21: Reduction of the Transferred Test Data Amount . Pp. 460-475, Design and Test Technology for Dependable Systems-on-Chip, IGI Global 2011, ISBN13: 978-1-60960-212-3 ROZKOVEC, M.; JENÍČEK, J.; NOVÁK, O.; Application dependent FPGA testing method, 13th EUROMICRO Conference on Digital System Design, Lille, 2010, pp. 525-530, ISBN:978-0-7695-4171-6 ROZKOVEC, M.; JENÍČEK, J.; NOVÁK, O.; Application dependent FPGA testing method using compressed deterministic test vectors, On-Line Testing Symposium (IOLTS), 2010 IEEE 16th International Proceedings, Corfu, pp. 192-193, ISBN:978-1-4244-7722-7 NOVÁK O. COMPAS and Other Test Pattern Compression Methods 2007, In Computer Science Reports. Cottbus: Brandenburg University of Technology at Cottbus, 2007, p. 1-6. ISSN 1437-7969. JENÍČEK J. J., NOVÁK O. Test Pattern Compression Based on Pattern Overlapping 2007, In Design and Diagnostics of Electronic Circuits and Systems. Los Alamitos: IEEE Computer Society, 2007, p. 29-34. ISBN 1-4244-1161 NOVÁK O., PLÍVA Z, JENÍČEK J., MADER Z., JARKOVSKÝ M.:Self Testing SoC with Reduced Memory Requirements and Minimized Hardware Overhead In The 21st IEEE InternationalDFT Symposium. Los Alamitos: IEEE Computer Society, 2006, vol. 1, s. 300-308. ISBN 0-7695-2706-X.							
Působení v zahraničí							
7/1992 - 12/1992 Itálie, Genova Ricerche spolupráce v rámci Hexagonály							
Obor habilitačního nebo jmenovacího řízení nebo udělení vědecké hodnosti		Výpočetní technika			Řízení na VŠ		
					TU Liberec		
Rok udělení (prof...)		prof.			ohlasy publikací		
		2002			mezinár. tuzem.		
Podpis přednášejícího, souhlas s účastí ve výše uvedeném studijním oboru					32 10		
					datum 5.3.2012		