# H – Personální zabezpečení - přednášející

| | | | | | | | |
|---|---|---|---|---|---|---|---|
| **Název VŠ / součásti** | Technická univerzita v Liberci | | | | | | |
| **Název SP** | Nanotechnologie | | | | | | |
| **Jméno a příjmení** | Zdeněk Plíva | | | | **Tituly** | doc., Ing., Ph.D. | |
| **Rok narození** | 1961 | **typ vzt.** | hlavní p. | **rozsah** | 100 % | **do kdy** | XII 2008 |

| **Další současní zaměstnavatelé** | **typ prac. vztahu** | **rozsah** |
|---|---|---|
| | | |
| | | |
| | | |
| | | |

**Přednášky v předmětech**

Základy elektroniky

**Údaje o oboru vzdělání na VŠ a o praxi od absolvování VŠ, vč. studia v doktorském SP**

Absolvovaná VŠ: VŠST Liberec; rok ukončení VŠ: 1984
1984 - 1989 Elitex k.p. Chrastava (samostatný konstruktér)
1989 - 1997 Elitron a.s. Liberec (vedoucí oddělení přípravy výroby desek plošných spojů)
1997 - dosud Technická univerzita v Liberci (vysokoškolský učitel, vědecký pracovník)

**Přehled o publikační a další tvůrčí činnosti za posledních 5 let**

Vybrané publikace:
[1] PLIVA Z., KOLAR M., DOSEK P., SLUKA T.:A Piezoelectric elements and their electronics driving with help of FPGA circuits, Taylor&Francis, Jun 12. 2007, Journal Ferroelectrics 351:1, pp.187 - 195, ISSN: 1521-0464 [15%]
[2] NOVÁK, O., PLÍVA, Z., JANÍČEK, J., MADER, Z., JARKOVSKÝ, M.: Self Testing SoC with Reduced Memory Requirements and Minimized Hardware Overhead. Proceedings of DFT2006, Arlington, USA, October 2006, pp. 300-308, ISBN 0-7695-2706-X [15%]
[3] NOVÁK, O., GRAMATOVÁ, E., UBAR, R. and coll.: Handbook of testing electronic systems. Nakladatelství ČVUT, srpen 2005, 395 stran, ISBN 80-01-03318-X [12%]
[4] NOVÁK, O., ZAHRÁDKA, J., PLÍVA, Z.: COMPAS - Compressed Test Pattern Sequencer for Scan Based Circuits. EDCC2005, Lecture Notes in Computer Science 3463, pp. 403-414, Springer-Verlag 2005, ISSN 0302-9743 [20%]
[5] PLÍVA, Z., NOVÁK, O., SIEKIERSKA, K., GRODNER, M.: Test_Access block - Serial Scan vs. Random Access Scan. proceedings of MIXDES2005, Krakow, Poland, June 2005, pp. 861-865, ISBN 83-919289-9-3 [40%]
Etc.

**Působení v zahraničí**

1998 - 2007: celkem 5 měsíc; působení na AIME, Toulouse (Francie); činnost: návrh IO v Cadence, HDL návrh, Ambit, LDV a další nástroje Cadence/ MentorGraphics, Low power BIST, DFT tools, JTAG v integrovaných obvodech

| | | | | |
|---|---|---|---|---|
| **Obor habilitačního nebo jmenovacího řízení nebo udělení vědecké hodnosti** | Technická kybernetika | | **řízení na VŠ** | |
| | | | TU Liberec | |
| | | | **ohlasy publikací** | |
| **Rok udělení (doc…)** | 2005 | | **mezinár.** | **tuzem.** |
| **Podpis přednášejícího** | | | 2 | |
| | | **datum** | 4.4.2008 | |