



Pozvánka na veřejnou **habilitační přednášku** uchazeče o habilitační
řízení v oboru Technická kybernetika na Fakultě mechatroniky,
informatiky a mezioborových studií TUL

Ing. Martina Rozkovce, Ph.D.

Ústav informačních technologií a elektroniky, FM TUL

s názvem

Metody Hardware-Software Co-Design při návrhu systémů na programovatelných obvodech

Rostoucí komplexita elektronických zařízení přináší nové výzvy, jak tvůrcům hardware, tak software. Vývojáři se musí vyrovnat s narůstající mírou složitosti systémů a jsou tlačeni k vyšší úrovni abstrakce. V oblasti návrhu systémů na čipu je možné již delší dobu využít k realizaci hradlová pole. Ta se přesouvají z domén emulace zakázkových obvodů blíže k praktičtějším úlohám. Výkon soudobých hybridních hradlových polí je porovnatelný s komerčními systémy na čipu, ale nabízí větší míru flexibility. Vývoj pro ně se přesouvá z ryze hardwarové podoby do více software centrické oblasti, což může ve specifických případech zajistit vyšší míru produktivity.

Přednáška představí technologie soudobých hradlových polí a na praktických ukázkách, které se opírají o metodiku souběžného návrhu hardware a software a využití vysokoúrovňové syntézy.

Přednáška se uskuteční

v pondělí 7. září 2026 od 13:00 hodin v zasedací místnosti DFM

(Hálkova 6, budova A TUL, 2. NP, A02028).

Vzdálený přístup prostřednictvím [MS-TEAMS](#), (případně pomocí těchto údajů:

ID: 352 425 418 718 582, Passcode: Wu6tV3uh).